

PCI Express 対応 100KSPS 16 ビット分解能
アナログ入力ボード(Low Profile)

AI-1664LA-LPE

¥75,600 (本体価格¥72,000)



製品の価格・仕様・色・デザインは、予告なしに変更することがあります。

特長

■高精度アナログ入力 64ch, デジタル入出力各 4 点, カウンタ 1ch 搭載

アナログ入力(10 μ sec/ch, 16bit, 64ch)、アナログ入力の制御信号(LVTTL レベル 3 点)、デジタル入出力(LVTTL レベル各 4 点)、カウンタ(32bit, LVTTL レベル 1ch)を搭載しています。アナログ入力では、シングルエンド入力 64ch または差動入力 32ch の設定が可能です。

■サンプリングの開始・停止は、ソフトウェア/変換データ比較/外部トリガなどから選択可能

サンプリング開始の制御は、ソフトウェア/変換データ比較/外部トリガから選択が可能です。

サンプリング停止の制御は、サンプリング回数終了/変換データ比較/外部トリガ/ソフトウェアによる強制停止の選択が可能です。

サンプリング周期は、内部クロック/外部クロックから選択できます。

■FIFO または RING 形式で使用できるバッファメモリ(1K データ)を搭載

FIFO または RING 形式として使用できるバッファメモリ(1K データ)をアナログ入力およびアナログ出力それぞれに搭載しています。ソフトウェアやパソコンの動作状況に依存しない、バックグラウンドでのアナログ入出力を行うことが可能です。

■外部信号のチャタリングによる誤認識を防止するデジタルフィルタ機能搭載

制御信号(外部トリガ入力信号、サンプリングクロック入力信号など)、デジタル入力信号、カウンタ入力信号には、チャタリングなどを防止できるデジタルフィルタを備えています。(外部クロック入力信号、カウンタゲート信号を除く)

■PCI 対応ボード AD16-64(LPCI)LA と機能、コネクタ形状および信号配置互換

PCI 対応ボード AD16-64(LPCI)LA と同様の機能を搭載しています。また、コネクタ形状および信号配置に互換性があるため、従来システムからの移行が容易です。

■Low Profile サイズ/スタンダードサイズスロットに対応(ブラケット添付)

Low Profile サイズスロット/スタンダードサイズスロットに対応した各ブラケットを添付しています。スタンダードサイズスロットに実装する場合は、スタンダードサイズブラケットに交換します。

本製品は、パソコンにアナログ信号の入力機能を拡張する Low Profile 対応の PCI Express バス対応ボードです。16bit アナログ入力 64ch(シングルエンド入力 64ch または差動入力 32ch)に加え、デジタル入出力とカウンタを搭載した多チャンネル・多機能タイプです。1K データのバッファメモリを搭載、多彩なトリガ/クロック条件でサンプリングが可能です。Windows/Linux ドライバ、本格的なデータロガーソフト C-LOGGER を添付しています。

専用ライブラリのプラグインで MATLAB や LabVIEW のデータ収録デバイスとしても使用できます。別売の ActiveX コンポーネント集 ACX-PAC(W32)を使用すれば、高度なアプリケーションを短期間で開発できます。

■ソフトウェアによる校正機能を搭載

アナログ入力の校正は、すべてソフトウェアで行えます。出荷時の調整情報とは別に、使用環境に応じた調整情報の記憶ができます。

■データロガーソフトウェア、Windows/Linux 対応ドライバライブラリを添付

添付のデータロガーソフトウェア C-LOGGER を使用することで、収録信号データのグラフ表示やファイル保存などがプログラムレスで行えます。また、Windows/Linux の各アプリケーションが作成できるドライバライブラリ API-PAC(W32)も添付しています。

■専用ライブラリのプラグインで MATLAB および LabVIEW に対応専用ライブラリの使用により MATLAB および LabVIEW の各アプリケーションが作成できます。

■計測システム開発用 ActiveX コンポーネント集 ACX-PAC(W32)に対応

当社製アナログ入出力デバイスを簡単に制御できるコンポーネントに加え、計測用途に特化したソフトウェア部品集(画面表示、解析・演算など)を満載。データロガーや波形解析ツールなどの実例集が収録されておりプログラムレスでパソコン計測がすぐに始められます。

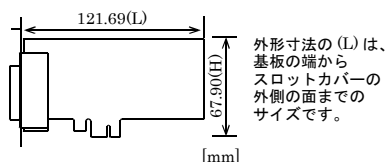
仕様

項目	仕様
アナログ入力	
絶縁仕様	非絶縁
入力方式	シングルエンド入力または差動入力(ソフトウェア設定)
入力チャンネル	64ch(シングルエンド入力)、32ch(差動入力)
入力レンジ	バイポーラ ±10V
最大入力電圧	±20V
入力インピーダンス	1MΩ 以上
分解能	16Bit
非直線性誤差 *1*2	±5LSB
変換速度	10µsec/ch
バッファメモリ	1k Word
変換開始条件	ソフトウェア/外部トリガ
変換終了条件	回数終了/外部トリガ/ソフトウェア
外部スタート信号	LVTTL レベル (立ち上がり/立ち下がり信号エッジをソフトウェアで選択) デジタルフィルタ(1µsecをソフトウェアで選択)
外部ストップ信号	LVTTL レベル (立ち上がり/立ち下がり信号エッジをソフトウェアで選択) デジタルフィルタ(1µsecをソフトウェアで選択)
外部クロック入力	LVTTL レベル (立ち上がり/立ち下がり信号エッジをソフトウェアで選択)
デジタル入出力	
入力点数	非絶縁入力 4点 (LVTTL レベル 正論理)
出力点数	非絶縁出力 4点 (LVTTL レベル 正論理)
カウンタ	
チャンネル数	1ch
カウンタ方式	アップカウンタ
最大カウンタ数	FFFFFFFFh (バイナリデータ、32bit)
外部入力点数	LVTTL 2点(Gate/Up) Gate(High レベル)、Up(立ち上がりエッジ)
外部出力点数	LVTTL カウンター一致出力(正論理/パルス出力)
応答周波数	10MHz (Max.)
チャンネル数	1ch
共通部	
I/O アドレス	64 ポート占有
割り込みレベル	エラーおよび各種要因、1点/INTA
使用コネクタ	68ピン 0.8mm ピッチコネクタ HDRA-E68W1LFDPT-SL [本多通工工業製] 相当品
消費電流	3.3VDC 620mA (Max.)
使用条件	0・50°C、10・90%RH (ただし、結露しないこと)
バス仕様	PCI Express Base Specification Rev. 1.0a x1
外形寸法 (mm)	121.69(L)×67.90(H)
ボード本体の質量	90g

*1 非直線性誤差は周囲温度が0°C、50°Cの場合、最大レンジの0.1%程度の誤差が生じることがあります。

*2 高速なオペアンプを内蔵した信号源使用時。

ボード外形寸法



サポートソフトウェア

■ Windows 版 アナログ入出力ドライバ API-AIO(WDM)

[添付 CD-ROM ドライバライブラリ API-PAC(W32) 収録]

Win32 API 関数(DLL)形式で提供する Windows 版ドライバソフトウェアです。Visual Basic や Visual C++ などの各種サンプルプログラム、動作確認に便利な診断プログラムを付属しています。

<動作環境>

主な対応 OS Windows Vista、XP、Server 2003、2000

主な対応言語 Visual Basic、Visual C++、Visual C#、Delphi、C++ Builder

最新バージョンは当社ホームページからダウンロードいただけます。

対応 OS や対応言語の詳細・最新情報は、当社ホームページ

<http://www.contec.co.jp/apipac/> でご確認ください。

■ Linux 版アナログ入出力ドライバ API-AIO(LNX)

[添付 CD-ROM ドライバライブラリ API-PAC(W32) 収録]

シェアードライブラリとカーネルバージョンごとのデバイスドライバ(モジュール)で提供する Linux 版ドライバソフトウェアです。gcc の各種サンプルプログラムを付属しています。

<動作環境>

主な対応 OS RedHatLinux、TurboLinux

(対応ディストリビューションの詳細は、インストール後の Help を参照ください。)

主な対応言語 gcc

最新バージョンは当社ホームページからダウンロードいただけます。

対応 OS や対応言語の詳細・最新情報は、当社ホームページ

<http://www.contec.co.jp/apipac/> でご確認ください。

■ データロガーソフトウェア C-LOGGER

[添付 CD-ROM ドライバライブラリ API-PAC(W32) 収録]

C-LOGGER は、当社製アナログ入出力製品に対応したデータロガーソフトウェアです。収録した信号データのグラフ表示やズーム観測、ファイル保存、表計算ソフトウェア Excel へのダイナミック転送が行えます。

面倒なプログラミングは一切必要ありません。

最新バージョンのダウンロードサービス

(<http://www.contec.co.jp/clogger>)も行っていきます。

詳細は、C-LOGGER のユーザーズガイドまたは当社ホームページを参照してください。

<動作環境>

主な対応 OS Windows Vista、XP、Server 2003、2000

■ 計測システム開発用 ActiveX コンポーネント集

ACX-PAC(W32) (別売)

本製品は、200 種類以上の当社計測制御用インターフェイスボード(カード)に対応した計測システム開発支援ツールです。計測用途に特化したソフトウェア部品集で画面表示(各種グラフ、スライド 他)、解析・演算(FFT、フィルタ 他)、ファイル操作(データ保存、読み込み)などの ActiveX コンポーネントを満載しています。

アプリケーションプログラムの作成は、ソフトウェア部品を貼り付けて、関連をスクリプトで記述する開発スタイルで、効率よく短期間でできます。

また、データロガーや波形解析ツールなどの実例集(アプリケーションプログラム)が収録されていますので、プログラム作成なしでパソコン計測がすぐに始められます。

「実例集」は、ソースコード(Visual Basic 他)付きですので、お客様によるカスタマイズも可能です。

詳細は、当社ホームページ(<http://www.contec.co.jp/acxpac/>)でご確認ください。

■ MATLAB 対応 データ収録用ライブラリ ML-DAQ [当社ホームページよりダウンロード(無償)ができます]

The MathWorks 社の MATLAB で当社アナログ入出力デバイス製品を使用するためのライブラリソフトウェアです。各機能は、MATLAB の Data Acquisition Toolbox で統一されたインターフェイスに合わせて提供されます。

詳細、および ML-DAQ のダウンロードは

<http://www.contec.co.jp/mldaq/> を参照してください。

■ LabVIEW 対応データ収録用 VI ライブラリ VI-DAQ

[当社ホームページよりダウンロード(無償)ができます]

National Instruments 社の LabVIEW で使用するための VI ライブラリです。

LabVIEW の「データ収録 VI」に似た関数形態で作成されているため、複雑な設定をすることなく、簡単に各種デバイスが使用できます。

詳細、および VI-DAQ のダウンロードは <http://www.contec.co.jp/vidaq/> を参照してください。

ケーブル・コネクタ

■ケーブル (別売)

68 ピン 0.8mm ピッチコネクタ用両端コネクタ付シールドケーブル
 : PCB68PS-0.5P (0.5m)
 : PCB68PS-1.5P (1.5m)

68 ピン 0.8mm ピッチコネクタ用片端コネクタ付シールドケーブル
 : PCA68PS-0.5P (0.5m)
 : PCA68PS-1.5P (1.5m)

アナログ入出力用 68 ピン・96 ピン変換シールドケーブル
 : ADC-68M/96F (0.5m)

* コネクタ CNA と CNB の両方を使用する場合は、ケーブルは 2 セットが必要です。

アクセサリ

■アクセサリ (別売)

導線用端子台(M2.5 ネジ、96 点) : DTP-64(PC) *1 *3

圧着用中継端子台(M3 ネジ、68 点) : EPD-68A *2*3*4

圧着用中継端子台(M3 ネジ、96 点) : EPD-96A *1*3*4

圧着用中継端子台(M3.5 ネジ、96 点) : EPD-96 *1*3

BNC コネクタ中継端子台(アナログ入力 32ch 用) : ATP-32F *1*3

BNC コネクタ中継端子台(アナログ入力 8ch 用) : ATP-8 *1*3*5

*1 オプションケーブル ADC-68M/96F が別途必要。

*2 オプションケーブル PCB68PS-0.5P または PCB68PS-1.5P が別途必要。

*3 コネクタ CNA と CNB の両方を使用する場合は、アクセサリとケーブルはそれぞれ 2 セットが必要です。

*4 端子ねじが脱落しない“ねじアップ端子台”採用。

*5 CNA チャネル 0-7 または CNB チャネル 32-39 で使用できます。

* 各端子台で使用できる範囲の詳細は、3 頁「オプションの接続例」を参考にしてください。

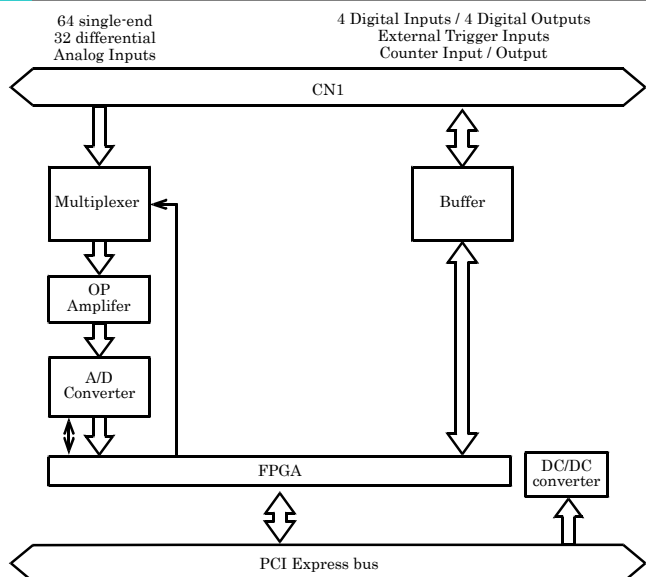
* 各アクセサリの詳細は、当社ホームページでご確認ください。

商品構成

- ボード本体...1
- ファーストステップガイド...1
- CD-ROM *1 [API-PAC(W32)]...1
- スタンダードサイズブラケット...1
- 登録カード&保証書...1
- 登録カード返送用封筒...1

*1 : CD-ROM には、ドライバソフトウェア、説明書、Question 用紙を納めています。

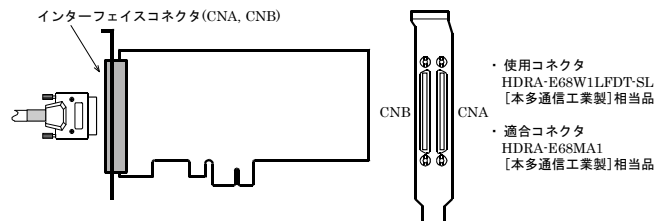
回路ブロック図



ボード上のコネクタとの接続方法

◆コネクタの形状

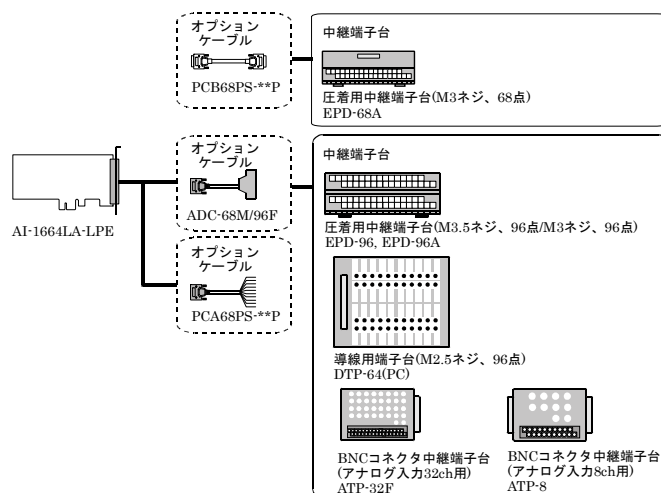
本製品と外部機器との接続は、接続オプションケーブル(PCB68PS-**P、ADC-68M/96F または PCA68PS-**P)で行います。これらのケーブルと端子台などを使用して、外部機器と結線を行います。ただし、使用するチャンネル数によってケーブルが 2 セット必要です。



- ・使用コネクタ
HDRA-E68W1LFDTSL
[本多通信工業製]相当品
- ・適合コネクタ
HDRA-E68MA1
[本多通信工業製]相当品

* 対応するケーブル・アクセサリは、3 頁を参照ください。

オプションの接続例



各端子台で使用できる範囲は、以下のとおりです。

	ボード側 接続先コネクタ	アナログ入力		アナログ 入力の制御 信号 *1	デジタル入力 デジタル出力	カウンタ 入出力*2
		シングルエンド 入力の場合	差動入力 の場合			
EPD-96A	CNA のみ使用	チャンネル 0-31	チャンネル 0-15	○	○	○
EPD-96	CNB のみ使用	チャンネル 32-63	チャンネル 16-31	--	--	--
EPD-68A	CNA/B 使用 *3	チャンネル 0-63	チャンネル 0-31	○ *4	○ *4	○ *4
DTP-64	CNA/B 使用 *3	チャンネル 0-63	チャンネル 0-31	○ *4	○ *4	○ *4
ATP-32F	CNA のみ使用	チャンネル 0-31	--	○	○	○
	CNB のみ使用	チャンネル 32-63	--	--	--	--
	CNA/B 使用 *3	チャンネル 0-63	--	○ *4	○ *4	○ *4
ATP-8	CNA のみ使用	チャンネル 0-7	--	○	○	○
	CNB のみ使用	チャンネル 32-39 *5	--	--	--	--
	CNA/B 使用 *3	チャンネル 0-7, 32-39 *5	--	○ *4	○ *4	○ *4

*1 : AI External Start Trigger Input, AI External Stop Trigger Input, AI External Clock Trigger Input

*2 : Counter Gate Control Input, Counter Up Clock Input, Counter Output

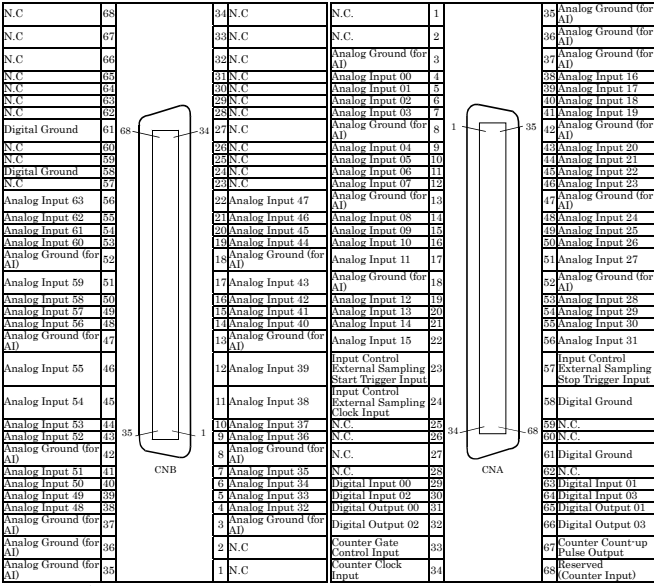
*3 : 端子台およびオプションケーブルはそれぞれ 2 セット分必要です。

*4 : CNA 側にこれらの配線を行ってください。

*5 : チャンネル 32-39 のみの複数チャンネルサンプリングは行えません。

◆コネクタの信号配置

■シングルエンド入力の場合 (CNA, CNB)



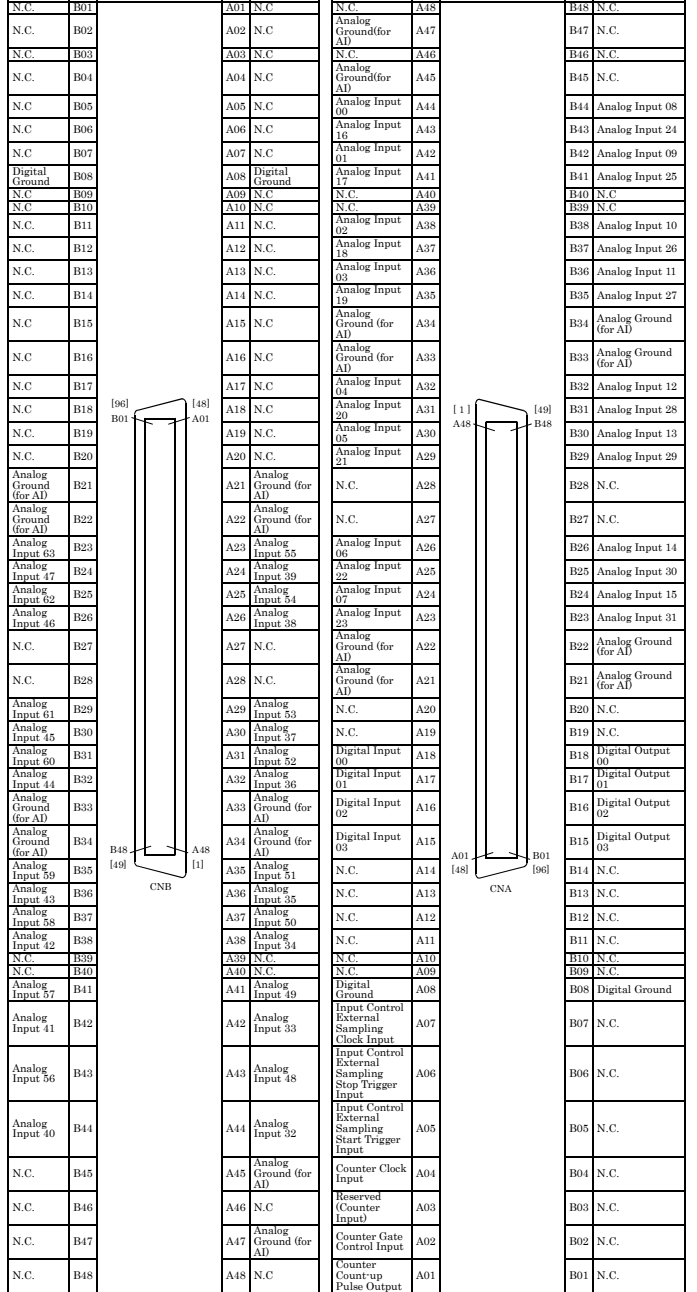
・ []内は本多通信工業(株)指定の端子番号です。

Analog Input00 - Analog Input63	アナログ入力信号です。番号はチャンネル番号に対応します。
Analog Ground	アナログ入力信号に共通のアナロググランドです。
AI External Start Trigger Input	アナログ入力用サンプリング開始条件の外部トリガ入力信号です。
AI External Stop Trigger Input	アナログ入力用サンプリング停止条件の外部トリガ入力信号です。
AI External Sampling Clock Input	アナログ入力用外部サンプリングクロック入力信号です。
Digital Input00 - Digital Input03	デジタル入力信号です。
Digital Output00 - Digital Output03	デジタル出力信号です。
Counter Gate Control Input	カウンタのゲート制御入力信号です。
Counter Up Clock Input	カウンタのアップクロック入力信号です。
Counter Output	カウンタの出力信号です。
Digital Ground	デジタル入出力信号、外部トリガ入力信号、外部サンプリングクロック入力信号、カウンタ入出力信号に共通のデジタルグランドです。
Reserved	このピンは予約です。
N.C.	このピンはどこにも接続されていません。

▼注意

- 各出力は、アナロググランドやデジタルグランドと短絡しないでください。また、出力と出力を接続しないでください。故障の原因になります。
- アナロググランドとデジタルグランドを短絡してご使用になった場合には、デジタル信号のノイズがアナログ信号に影響を与える可能性がありますので、アナロググランドとデジタルグランドは分離してご使用ください。
- Reserved には何も接続しないでください。故障の原因になります。

■シングルエンド入力の場合 (ADC-68M/96F)



・ []内は本多通信工業(株)指定の端子番号です。

Analog Input00 - Analog Input63	アナログ入力信号です。番号はチャンネル番号に対応します。
Analog Ground	アナログ入力信号に共通のアナロググランドです。
AI External Start Trigger Input	アナログ入力用サンプリング開始条件の外部トリガ入力信号です。
AI External Stop Trigger Input	アナログ入力用サンプリング停止条件の外部トリガ入力信号です。
AI External Sampling Clock Input	アナログ入力用外部サンプリングクロック入力信号です。
Digital Input00 - Digital Input03	デジタル入力信号です。
Digital Output00 - Digital Output03	デジタル出力信号です。
Counter Gate Control Input	カウンタのゲート制御入力信号です。
Counter Up Clock Input	カウンタのアップクロック入力信号です。
Counter Output	カウンタの出力信号です。
Digital Ground	デジタル入出力信号、外部トリガ入力信号、外部サンプリングクロック入力信号、カウンタ入出力信号に共通のデジタルグランドです。
Reserved	このピンは予約です。
N.C.	このピンはどこにも接続されていません。

▼注意

- 各出力は、アナロググランドやデジタルグランドと短絡しないでください。また、出力と出力を接続しないでください。故障の原因になります。
- アナロググランドとデジタルグランドを短絡してご使用になった場合には、デジタル信号のノイズがアナログ信号に影響を与える可能性がありますので、アナロググランドとデジタルグランドは分離してご使用ください。
- Reservedには何も接続しないでください。故障の原因になります。

■差動入力の場合 (CNA, CNB)

N.C	68	34	N.C	N.C.	1	34	Analog Ground (for AI)	48	Analog Ground (for AI)	1
N.C	67	33	N.C	N.C.	2	36	Analog Ground (for AI)	46	Analog Ground (for AI)	2
N.C	66	32	N.C	Analog Ground (for AI)	3	37	Analog Ground (for AI)	45	Analog Ground (for AI)	3
N.C	65	31	N.C	Analog Input 00[+]	4	38	Analog Input 00[+]	44	Analog Input 00[+]	4
N.C	64	30	N.C	Analog Input 01[+]	5	39	Analog Input 01[+]	43	Analog Input 01[+]	5
N.C	63	29	N.C	Analog Input 02[+]	6	40	Analog Input 02[+]	42	Analog Input 02[+]	6
N.C	62	28	N.C	Analog Input 03[+]	7	41	Analog Input 03[+]	41	Analog Input 03[+]	7
Digital Ground	61	27	N.C	Analog Ground (for AI)	8	42	Analog Ground (for AI)	40	Analog Ground (for AI)	8
N.C	60	26	N.C	Analog Input 01[+]	9	43	Analog Input 04[+]	39	Analog Input 04[+]	9
N.C	59	25	N.C	Analog Input 05[+]	10	44	Analog Input 05[+]	38	Analog Input 05[+]	10
Digital Ground	58	24	N.C	Analog Input 06[+]	11	45	Analog Input 06[+]	37	Analog Input 06[+]	11
N.C	57	23	N.C	Analog Input 07[+]	12	46	Analog Input 07[+]	36	Analog Input 07[+]	12
Analog Input 31[-]	56	22	Analog Input 31[+]	Analog Ground (for AI)	13	47	Analog Ground (for AI)	35	Analog Ground (for AI)	13
Analog Input 30[-]	55	21	Analog Input 30[+]	Analog Input 08[+]	14	48	Analog Input 08[+]	34	Analog Input 08[+]	14
Analog Input 29[-]	54	20	Analog Input 29[+]	Analog Input 09[+]	15	49	Analog Input 09[+]	33	Analog Input 09[+]	15
Analog Input 28[-]	53	19	Analog Input 28[+]	Analog Input 10[+]	16	50	Analog Input 10[+]	32	Analog Input 10[+]	16
Analog Ground (for AI)	52	18	Analog Ground (for AI)	Analog Input 11[+]	17	51	Analog Input 11[+]	31	Analog Input 11[+]	17
Analog Input 27[-]	51	17	Analog Input 27[+]	Analog Ground (for AI)	18	52	Analog Ground (for AI)	30	Analog Ground (for AI)	18
Analog Input 26[-]	50	16	Analog Input 26[+]	Analog Input 12[+]	19	53	Analog Input 12[+]	29	Analog Input 12[+]	19
Analog Input 25[-]	49	15	Analog Input 25[+]	Analog Input 13[+]	20	54	Analog Input 13[+]	28	Analog Input 13[+]	20
Analog Input 24[-]	48	14	Analog Input 24[+]	Analog Input 14[+]	21	55	Analog Input 14[+]	27	Analog Input 14[+]	21
Analog Ground (for AI)	47	13	Analog Ground (for AI)	Analog Input 15[+]	22	56	Analog Input 15[+]	26	Analog Input 15[+]	22
Analog Input 23[-]	46	12	Analog Input 23[+]	Input Control External Sampling Start Trigger Input	23	57	External Sampling Start Trigger Input	25	External Sampling Start Trigger Input	23
Analog Input 22[-]	45	11	Analog Input 22[+]	Input Control External Sampling Clock Input	24	58	Digital Ground	24	Digital Ground	24
Analog Input 21[-]	44	10	Analog Input 21[+]	N.C.	25	59	N.C.	25	N.C.	25
Analog Input 20[-]	43	9	Analog Input 20[+]	N.C.	26	60	N.C.	26	N.C.	26
Analog Ground (for AI)	42	8	Analog Ground (for AI)	N.C.	27	61	Digital Ground	27	Digital Ground	27
Analog Input 19[-]	41	7	Analog Input 19[+]	N.C.	28	62	N.C.	28	N.C.	28
Analog Input 18[-]	40	6	Analog Input 18[+]	Digital Input 00	29	63	Digital Input 01	29	Digital Input 01	29
Analog Input 17[-]	39	5	Analog Input 17[+]	Digital Input 02	30	64	Digital Input 03	30	Digital Input 03	30
Analog Input 16[-]	38	4	Analog Input 16[+]	Digital Output 00	31	65	Digital Output 01	31	Digital Output 01	31
Analog Ground (for AI)	37	3	Analog Ground (for AI)	Digital Output 02	32	66	Digital Output 03	32	Digital Output 03	32
Analog Ground (for AI)	36	2	N.C	Counter Gate Control Input	33	67	Counter Count-up Pulse Output	33	Counter Count-up Pulse Output	33
Analog Ground (for AI)	35	1	N.C	Counter Clock Input	34	68	Reserved (Counter Input)	34	Reserved (Counter Input)	34

Analog Input00 - Analog Input31	アナログ入力信号です。番号はチャンネル番号に対応します。
Analog Ground	アナログ入力信号に共通のアナロググランドです。
AI External Start Trigger Input	アナログ入力用サンプリング開始条件の外部トリガ入力信号です。
AI External Stop Trigger Input	アナログ入力用サンプリング停止条件の外部トリガ入力信号です。
AI External Sampling Clock Input	アナログ入力用外部サンプリングクロック入力信号です。
Digital Input00 - Digital Input03	デジタル入力信号です。
Digital Output00 - Digital Output03	デジタル出力信号です。
Counter Gate Control Input	カウンタのゲート制御入力信号です。
Counter Up Clock Input	カウンタのアップクロック入力信号です。
Counter Output	カウンタの出力信号です。
Digital Ground	デジタル入出力信号、外部トリガ入力信号、外部サンプリングクロック入力信号、カウンタ入出力信号に共通のデジタルグランドです。
Reserved	このピンは予約です。
N.C.	このピンはどこにも接続されていません。

▼注意

- 各出力は、アナロググランドやデジタルグランドと短絡しないでください。また、出力と出力を接続しないでください。故障の原因になります。
- アナロググランドとデジタルグランドを短絡してご使用になった場合には、デジタル信号のノイズがアナログ信号に影響を与える可能性がありますので、アナロググランドとデジタルグランドは分離してご使用ください。
- Reservedには何も接続しないでください。故障の原因になります。

■差動入力の場合 (ADC-68M/96F)

N.C	B01	A01	N.C	N.C	A48	B48	N.C
N.C	B02	A02	N.C	Analog Ground (for AI)	A47	B47	N.C
N.C	B03	A03	N.C	N.C	A46	B46	N.C
N.C	B04	A04	N.C	Analog Ground (for AI)	A45	B45	N.C
N.C	B05	A05	N.C	Analog Input 00[+]	A44	B44	Analog Input 08[+]
N.C	B06	A06	N.C	Analog Input 00[-]	A43	B43	Analog Input 08[-]
N.C	B07	A07	N.C	Analog Input 01[+]	A42	B42	Analog Input 09[+]
Digital	B08	A08	Digital	Analog Input 01[-]	A41	B41	Analog Input 09[-]
N.C	B09	A09	N.C	N.C	A40	B40	N.C
N.C	B10	A10	N.C	N.C	A39	B39	N.C
N.C	B11	A11	N.C	Analog Input 02[+]	A38	B38	Analog Input 10[+]
N.C	B12	A12	N.C	Analog Input 02[-]	A37	B37	Analog Input 10[-]
N.C	B13	A13	N.C	Analog Input 03[+]	A36	B36	Analog Input 11[+]
N.C	B14	A14	N.C	Analog Input 03[-]	A35	B35	Analog Input 11[-]
N.C	B15	A15	N.C	Analog Ground (for AI)	A34	B34	Analog Ground (for AI)
N.C	B16	A16	N.C	Analog Ground (for AI)	A33	B33	Analog Ground (for AI)
N.C	B17	A17	N.C	Analog Input 04[+]	A32	B32	Analog Input 12[+]
N.C	B18	A18	N.C	Analog Input 04[-]	A31	B31	Analog Input 12[-]
N.C	B19	A19	N.C	Analog Input 05[+]	A30	B30	Analog Input 13[+]
N.C	B20	A20	N.C	Analog Input 05[-]	A29	B29	Analog Input 13[-]
Analog	B21	A21	Analog	N.C	A28	B28	N.C
Input	B22	A22	Analog	N.C	A27	B27	N.C
Ground	B23	A23	Analog	Analog Input 06[+]	A26	B26	Analog Input 14[+]
(for AI)	B24	A24	Input	Analog Input 06[-]	A25	B25	Analog Input 14[-]
	B25	A25	Ground	Analog Input 23[+]	A24	B24	Analog Input 15[+]
	B26	A26	Input	Analog Input 23[-]	A23	B23	Analog Input 15[-]
	B27	A27	Ground	Analog Input 31[+]	A22	B22	Analog Ground (for AI)
	B28	A28	Input	Analog Input 31[-]	A21	B21	Analog Ground (for AI)
	B29	A29	Ground	Analog Input 29[+]	A20	B20	N.C
	B30	A30	Input	Analog Input 29[-]	A19	B19	N.C
	B31	A31	Ground	Analog Input 28[+]	A18	B18	Digital Output 00
	B32	A32	Input	Analog Input 28[-]	A17	B17	Digital Output 01
	B33	A33	Ground	Analog Input 30[+]	A16	B16	Digital Output 02
	B34	A34	Input	Analog Input 30[-]	A15	B15	Digital Output 03
	B35	A35	Ground	Analog Input 19[+]	A14	B14	N.C
	B36	A36	Input	Analog Input 19[-]	A13	B13	N.C
	B37	A37	Ground	Analog Input 26[+]	A12	B12	N.C
	B38	A38	Input	Analog Input 26[-]	A11	B11	N.C
	B39	A39	Ground	N.C	A10	B10	N.C
	B40	A40	N.C	N.C	A09	B09	N.C
	B41	A41	Analog	Analog Input 17[+]	A08	B08	Digital Ground
	B42	A42	Input	Analog Input 17[-]	A07	B07	N.C.
	B43	A43	Ground	Analog Input 16[+]	A06	B06	N.C.
	B44	A44	Input	Analog Input 16[-]	A05	B05	N.C.
	B45	A45	Ground	Analog Ground (for AI)	A04	B04	N.C.
	B46	A46	N.C	Reserved (Counter Input)	A03	B03	N.C.
	B47	A47	Analog	Counter Gate Control Input	A02	B02	N.C.
	B48	A48	N.C	Counter Count-up Pulse Output	A01	B01	N.C.

* []内は本多通信工業(株)指定の端子番号です。

Analog Input00 - Analog Input31	アナログ入力信号です。番号はチャンネル番号に対応します。
Analog Ground	アナログ入力信号に共通のアナロググランドです。
AI External Start Trigger Input	アナログ入力用サンプリング開始条件の外部トリガ入力信号です。
AI External Stop Trigger Input	アナログ入力用サンプリング停止条件の外部トリガ入力信号です。
AI External Sampling Clock Input	アナログ入力用外部サンプリングクロック入力信号です。
Digital Input00 - Digital Input03	デジタル入力信号です。
Digital Output00 - Digital Output03	デジタル出力信号です。
Counter Gate Control Input	カウンタのゲート制御入力信号です。
Counter Up Clock Input	カウンタのアップクロック入力信号です。
Counter Output	カウンタの出力信号です。
Digital Ground	デジタル入出力信号、外部トリガ入力信号、外部サンプリングクロック入力信号、カウンタ入出力信号に共通のデジタルグランドです。
Reserved	このピンは予約です。
N.C.	このピンはどこにも接続されていません。

▼注意

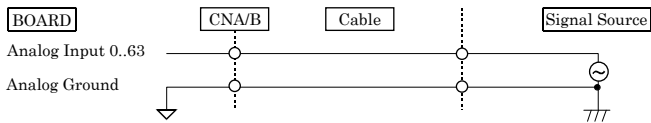
- 各出力は、アナロググランドやデジタルグランドと短絡しないでください。また、出力と出力を接続しないでください。故障の原因になります。
- アナロググランドとデジタルグランドを短絡してご使用になった場合には、デジタル信号のノイズがアナログ信号に影響を与える可能性がありますので、アナロググランドとデジタルグランドは分離してご使用ください。
- Reserved には何も接続しないでください。故障の原因になります。

アナログ入力信号の接続

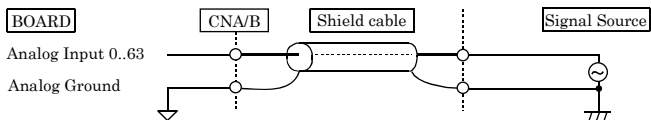
◆シングルエンド入力の接続例

フラットケーブルを使用したときの接続例です。

CNA/B の各アナログ入力チャンネルに対して、信号源とグランドを 1 対 1 に接続します。



シールドケーブルを使用した接続例です。信号源とボードの距離が長い場合や、耐ノイズ性を高くしたいときに使用してください。CNA/B の各アナログ入力チャンネルに対して、芯線を信号線に、シールド編組をグランドに接続します。



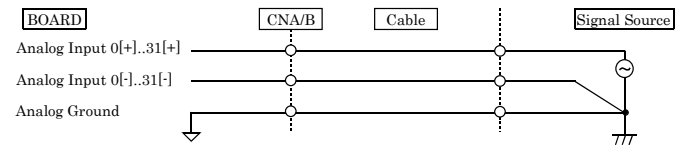
▼注意

- 信号源に 1MHz 以上の周波数成分が含まれる場合、チャンネル間のクロストークが発生することがあります。
- ボードや信号源がノイズの影響を受ける場合や、ボードと信号源との距離が長い場合は、接続方法により正確なデータが入力できないことがあります。
- 入力するアナログ信号は、ボードのアナロググランドを基準にして、最大入力電圧を超えてはいけません。超えた場合、破損することがあります。
- 入力端子が未接続のときの変換データは不定です。信号源に接続しないチャンネルの入力端子は、アナロググランドと短絡してください。
- マルチプレクサは、切り替え時に信号源の電圧によって内部のコンデンサが充放電を行います。そのため、チャンネルの切り替え前の電荷が次のチャンネルに出力されることにより信号源の誤動作の原因となる場合があります。この場合は、信号源とアナログ入力端子間に高速アンプのバッファを挿入することで影響を少なくすることができます。
- 入力端子に接続されている信号源のインピーダンスが高いことにより入力データが正常に取得できない場合があります。この場合は、出力インピーダンスの低い信号源に変更するか、もしくは信号源とアナログ入力端子間に高速アンプのバッファを挿入することで影響を少なくすることができます。

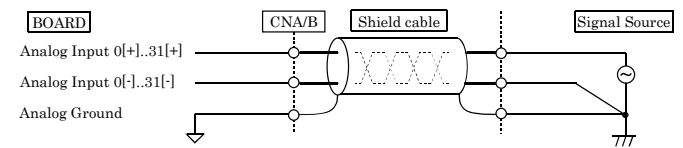
◆差動入力の接続例

フラットケーブルを使用したときの接続例です。

CNA/B の各アナログ入力チャンネルの[+]入力を信号に接続し、[-]入力を信号源のグランドを接続します。さらに、ボードのアナロググランドと信号源のグランドを接続します。



シールドケーブルを使用した接続例です。信号源とボードの距離が長い場合や、耐ノイズ性を大きくしたいときに使用してください。CNA/B の各アナログ入力チャンネルの[+]入力を信号に接続し、[-]入力を信号源のグランドを接続します。さらに、ボードのアナロググランドと信号源のグランドをシールド編組で接続します。



▼注意

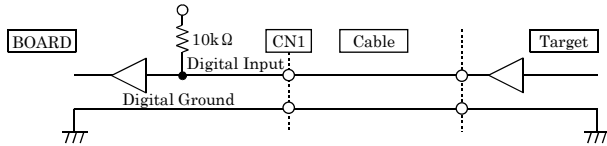
- 信号源に 1MHz 以上の周波数成分が含まれる場合、チャンネル間のクロストークが発生することがあります。
- アナロググランドが接続されていないときは、変換データは不定になります。
- ボードと信号源がノイズの影響を受ける場合や、ボードと信号源との距離が長い場合は、接続方法により正確なデータが入力できないことがあります。
- [+]入力、[-]入力に入力するアナログ信号は、ボードのアナロググランドを基準にして、最大入力電圧を超えてはいけません。超えた場合、破損することがあります。
- [+]入力、[-]入力のいずれかの端子が未接続のときの变換データは不定です。信号源に接続しないチャンネルの[+]入力、[-]入力の端子は、両方ともアナロググランドと短絡してください。
- マルチプレクサは、切り替え時に信号源の電圧によって内部のコンデンサが充放電を行います。そのため、チャンネルの切り替え前の電荷が次のチャンネルに出力されることにより信号源の誤動作の原因となる場合があります。この場合は、信号源とアナログ入力端子間に高速アンプのバッファを挿入することで影響を少なくすることができます。
- 入力端子に接続されている信号源のインピーダンスが高いことにより入力データが正常に取得できない場合があります。この場合は、出力インピーダンスの低い信号源に変更するか、もしくは信号源とアナログ入力端子間に高速アンプのバッファを挿入することで影響を少なくすることができます。

デジタル入出力信号、カウンタ信号、制御信号の接続

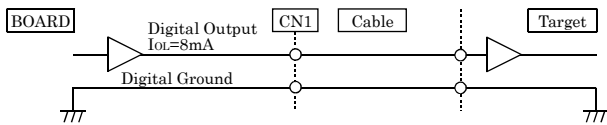
デジタル入出力信号やカウンタ入出力信号、制御信号(外部トリガ入力信号、サンプリングクロック入力信号など)の入出力を接続する場合の例を示します。

これらのデジタル入出力信号、制御信号はすべて TTL レベルの信号です。

デジタル入力の接続



デジタル出力の接続



■カウンタ入力信号制御について

Counter Gate Control Input(4 頁 ◆コネクタの信号配置 を参照)は、カウンタ用外部クロックの入力を有効/無効にできます。この機能を使い、カウンタ用の外部クロックの入力を制御することができます。入力が“High”の場合は、カウンタ用外部クロックが有効、入力が“Low”の場合は無効となります。なお、未接続の場合は、ボード(カード)内部でプルアップされており、“High”になっています。未接続時は、カウンタ用の外部クロックが有効になっています。

▼注意

- 各出力は、アナロググランドやデジタルグランドと短絡しないでください。故障の原因になります。

AD16-64(LPCI)LA との相違点

本製品は、従来の AD16-64(LPCI)LA と同様の機能を搭載した製品であり、コネクタ形状および信号配置に互換性があるため、従来システムからの移行が容易です。したがって、基本的には AD16-64(LPCI)LA と同じ使い方ができます。

仕様上の相違点を以下に示します。

	AI-1664LA-LPE	AD16-64(LPCDLA)
消費電流	+3.3VDC 620 mA (Max.)	+5VDC 450 mA (Max.)
バス仕様	PCI Express Base Specification Rev. 1.0a x1	PCI(32bit、33MHz、ユニバーサル・キー形状対応)
外部スタート信号	LVTTL レベル	TTL レベル
外部ストップ信号	LVTTL レベル	TTL レベル
外部クロック入力	LVTTL レベル	TTL レベル
デジタル入力/出力	LVTTL レベル 正論理	TTL レベル 正論理
カウンタ外部入力/出力	LVTTL レベル	TTL レベル
外形寸法(mm)	121.69 (L)×67.90(H)	121.69(L)×63.41(H)
ボード本体の質量	90g	60g